Description

בסימולציה זו אנו מבצעים כתיבה לשלושה רגיסטרים של רכיב הCORE ולאחר מכן משתמשים בבלוק יחיד של מידע כדי לקרוא את הרגיסטרים.

המידע מועבר לרגיסטרים בשלושה בלוקים של כתיבה כשבכל בלוק נכתב לרגיסטר שונה. נשים לב כי המידע שנשמר אינו עוקב, כדי שנוכל בקלות לראות את סדר היציאה של המידע.

ניתן לראות כי המידע יוצא בצורה סיראלית- כלומר הרגיסטר הראשון שנקרא הוא זה שכתובתו מופיעה בבלוק המידע (במקרה שלנו כתובת 00), ולאחריו נקראים בסדר עולה הרגיסטרים הבאים (תחילה 01 ואחר כך 02). מספר הרגיסטרים הנקראים הוא בעצם סיגנל הDATA שנשלח בבלוק המידע.